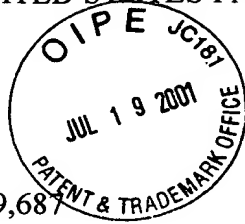


IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re the Application of

Eiji NATORI

Application No.: 09/819,687



Filed: March 29, 2001

Docket No.: 109121

For: METHOD AND DEVICE FOR MANUFACTURING CERAMICS,  
SEMICONDUCTOR DEVICE, AND PIEZOELECTRIC DEVICE

CLAIM FOR PRIORITY

Director of the U.S. Patent and Trademark Office  
Washington, D.C. 20231

Sir:

The benefit of the filing date of the following prior foreign application filed in the following foreign country is hereby requested for the above-identified patent application and the priority provided in 35 U.S.C. §119 is hereby claimed:

Japanese Patent Application No. 2000-091603 filed March 29, 2000.

In support of this claim, a certified copy of said original foreign application:

  X   is filed herewith.

           was filed on            in Parent Application No.            filed           .

           will be filed at a later date.

It is requested that the file of this application be marked to indicate that the requirements of 35 U.S.C. §119 have been fulfilled and that the Patent and Trademark Office kindly acknowledge receipt of this document.

Respectfully submitted,

James A. Oliff  
Registration No. 27,075

Thomas J. Pardini  
Registration No. 30,411

JAO:TJP/zmc  
Date: July 19, 2001

OLIFF & BERRIDGE, PLC  
P.O. Box 19928  
Alexandria, Virginia 22320  
Telephone: (703) 836-6400

DEPOSIT ACCOUNT USE  
AUTHORIZATION  
Please grant any extension  
necessary for entry;  
Charge any fee due to our  
Deposit Account No. 15-0461

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problem Mailbox.**



日本国特許庁  
PATENT OFFICE  
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日

Date of Application:

2000年 3月29日

出願番号

Application Number:

特願2000-091603

出願人

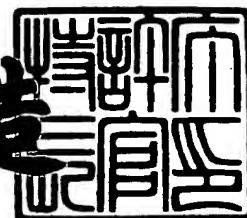
Applicant(s):

セイコーエプソン株式会社

2001年 4月13日

特許庁長官  
Commissioner,  
Patent Office

及川耕造



出証番号 出証特2001-3031361

【書類名】 特許願

【整理番号】 EP-0240401

【提出日】 平成12年 3月29日

【あて先】 特許庁長官殿

【国際特許分類】 H01L 27/10

【発明者】

【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

【氏名】 名取 栄治

【特許出願人】

【識別番号】 000002369

【氏名又は名称】 セイコーエプソン株式会社

【代理人】

【識別番号】 100090479

【弁理士】

【氏名又は名称】 井上 一

【電話番号】 03-5397-0891

【選任した代理人】

【識別番号】 100090387

【弁理士】

【氏名又は名称】 布施 行夫

【電話番号】 03-5397-0891

【選任した代理人】

【識別番号】 100090398

【弁理士】

【氏名又は名称】 大淵 美千栄

【電話番号】 03-5397-0891

【手数料の表示】

【予納台帳番号】 039491

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9402500

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 セラミックスの製造方法およびその製造装置、ならびに半導体装置および圧電素子

【特許請求の範囲】

【請求項 1】 少なくともセラミックスの原材料の一部となる物質の活性種と、電磁波とを、所定領域に供給しながら、セラミックス膜を形成する工程を含む、セラミックスの製造方法。

【請求項 2】 請求項 1 において、  
前記所定領域にセラミックスの原材料の一部となる物質からなる膜が形成されている、セラミックスの製造方法。

【請求項 3】 活性種と電磁波とを、第 1 のセラミックス膜に供給して、前記第 1 のセラミックス膜と結晶構造の異なる第 2 のセラミックス膜を形成する工程を含む、セラミックスの製造方法。

【請求項 4】 請求項 3 おいて、  
前記第 1 のセラミックス膜は、アモルファス状態のセラミックスからなる、セラミックスの製造方法。

【請求項 5】 請求項 3 において、  
前記第 1 のセラミックス膜は、結晶性の低いセラミックスからなる、セラミックスの製造方法。

【請求項 6】 請求項 1 または 2 において、  
前記セラミックスの原材料の一部となる物質の活性種は、酸素または窒素を含む物質を活性化させて得られるラジカル、イオンまたはオゾンである、セラミックスの製造方法。

【請求項 7】 請求項 3 ～ 5 のいずれかにおいて、  
前記活性種は、酸素または窒素を含む物質を活性化させて得られるラジカルまたはイオンである、セラミックスの製造方法。

【請求項 8】 請求項 1 ～ 7 のいずれかにおいて、  
前記活性種に加えて、さらに、不活性ガスを活性化させて得られるイオンを所

定領域に供給する、セラミックスの製造方法。

【請求項 9】 請求項 1 または 2 において、

前記セラミックス膜の厚さは、5 ～ 3 0 n m である、セラミックスの製造方法

。

【請求項 1 0】 請求項 3 ～ 5 のいずれかにおいて、

前記第 2 のセラミックス膜の厚さは、5 ～ 3 0 n m である、セラミックスの製造方法。

【請求項 1 1】 少なくともセラミックスの原材料の一部となる物質の活性種および電磁波の少なくとも一方を、所定領域に供給しながら、所定厚さのセラミックス膜を形成する工程を、複数回繰り返して行い、所定厚さを有する膜を形成する、セラミックスの製造方法。

【請求項 1 2】 請求項 1 1 において、

前記所定領域にセラミックスの原材料の一部となる物質からなる膜が形成されている、セラミックスの製造方法。

【請求項 1 3】 請求項 1 1 または 1 2 において、

前記セラミックス膜の厚さは、5 ～ 3 0 n m である、セラミックスの製造方法

。

【請求項 1 4】 請求項 1 1 ～ 1 3 のいずれかにおいて、

前記セラミックス膜は、基体に対して部分的に形成される、セラミックスの製造方法。

【請求項 1 5】 第 1 のセラミックス膜を形成する第 1 の工程と、

活性種および電磁波の少なくとも一方を前記第 1 のセラミックス膜に供給して、前記第 1 のセラミックス膜と結晶構造の異なる第 2 のセラミックス膜を形成する第 2 の工程とを含み、

前記第 1 および第 2 の工程を交互に行い、所定厚さを有する膜を形成する、セラミックスの製造方法。

【請求項 1 6】 請求項 1 5 において、

前記第 1 のセラミックス膜の厚さは、5 ～ 3 0 n m である、セラミックスの製造方法。

【請求項 17】 請求項 15 または 16 において、

前記第 1 のセラミックス膜は、基体に対して部分的に形成される、セラミックスの製造方法。

【請求項 18】 請求項 15 において、

前記第 1 のセラミックス膜は、アモルファス状態のセラミックスからなる、セラミックスの製造方法。

【請求項 19】 請求項 15 において、

前記第 1 のセラミックス膜は、結晶性の低いセラミックスからなる、セラミックスの製造方法。

【請求項 20】 請求項 11～14 のいずれかにおいて、

前記セラミックスの原材料の一部となる物質の活性種は、酸素または窒素を含む物質を活性化させて得られるラジカル、イオンまたはオゾンである、セラミックスの製造方法。

【請求項 21】 請求項 15～19 のいずれかにおいて、

前記活性種は、酸素または窒素を含む物質を活性化させて得られるラジカル、イオンまたはオゾンである、セラミックスの製造方法。

【請求項 22】 請求項 11～21 のいずれかにおいて、

前記活性種に加えて、さらに、不活性ガスを活性化させて得られるイオンを所定領域に供給する、セラミックスの製造方法。

【請求項 23】 セラミックス膜の形成領域が基体に対して部分的であって、

少なくともセラミックスの原材料の一部となる物質の活性種および電磁波の少なくとも一方を、所定領域に供給しながら、セラミックス膜を形成する工程を含む、セラミックスの製造方法。

【請求項 24】 請求項 23 において、

前記所定領域にセラミックスの原材料の一部となる物質からなる膜が形成された、セラミックスの製造方法。

【請求項 25】 セラミックス膜の形成領域が基体に対して部分的であって、



活性種および電磁波の少なくとも一方を、第 1 のセラミックス膜に供給しながら、前記第 1 のセラミックスと結晶構造の異なる第 2 のセラミックス膜を形成する工程を含む、セラミックスの製造方法。

【請求項 2 6】 請求項 2 3～2 5 のいずれかにおいて、

前記基体の表面に、成膜されるセラミックスに対して親和性を有する膜形成部と、成膜されるセラミックスに対して親和性を有しない非膜形成部とを形成し、自己整合的に前記膜形成部にセラミックス膜を形成する工程を含む、セラミックスの製造方法。

【請求項 2 7】 請求項 2 5 または 2 6 おいて、

前記第 1 のセラミックス膜は、アモルファス状態のセラミックスからなる、セラミックスの製造方法。

【請求項 2 8】 請求項 2 5 または 2 6 において、

前記第 1 のセラミックス膜は、結晶性の低いセラミックスからなる、セラミックスの製造方法。

【請求項 2 9】 請求項 2 3 または 2 4 において、

前記セラミックスの原材料の一部となる物質の活性種は、酸素または窒素を含む物質を活性化させて得られるラジカル、イオンまたはオゾンである、セラミックスの製造方法。

【請求項 3 0】 請求項 2 5～2 8 のいずれかにおいて、

前記活性種は、酸素または窒素を含む物質を活性化させて得られるラジカルまたはイオンである、セラミックスの製造方法。

【請求項 3 1】 請求項 2 3～3 0 のいずれかにおいて、

前記活性種に加えて、さらに、不活性ガスを活性化させて得られるイオンを所定領域に供給する、セラミックスの製造方法。

【請求項 3 2】 請求項 2 3 または 2 4 において、

前記セラミックス膜の厚さは、5～30 nm である、セラミックスの製造方法。

【請求項 3 3】 請求項 2 5～2 8 のいずれかにおいて、

前記第 2 のセラミックス膜の厚さは、5～30 nm である、セラミックスの製

造方法。

【請求項 3 4】 請求項 2 3 ～ 3 3 のいずれかにおいて、

前記セラミックスを形成する工程は、複数回繰り返して行われる、セラミックスの製造方法。

【請求項 3 5】 請求項 1 ～ 3 4 のいずれかにおいて、

前記活性種および前記電磁波の少なくとも一方は、基体に対して部分的に供給される、セラミックスの製造方法。

【請求項 3 6】 請求項 3 5 において、

前記活性種および前記電磁波の少なくとも一方は、前記基体に対して相対的に移動する状態で供給される、セラミックスの製造方法。

【請求項 3 7】 請求項 3 ～ 5, 1 5 ～ 1 9 または 2 5 において、

前記第 1 のセラミックス膜は、塗布法、L S M C D 法、C V D 法またはスパッタ法によって形成される、セラミックスの製造方法。

【請求項 3 8】 請求項 3 7 において、

前記第 1 のセラミックス膜は、L S M C D 法または C V D 法によって形成される、セラミックスの製造方法。

【請求項 3 9】 請求項 1 ～ 3 8 のいずれかにおいて、

前記セラミックス膜または第 2 のセラミックス膜は、強誘電体からなる、セラミックスの製造方法。

【請求項 4 0】 請求項 1 ～ 3 9 のいずれかにおいて、

前記セラミックス膜または第 2 のセラミックス膜は、6 0 0 ℃より低い温度で形成される、セラミックスの製造方法。

【請求項 4 1】 セラミックスが形成される基体の配置部と、加熱部と、少なくともセラミックスの原材料の一部となる物質の活性種を供給するための活性種供給部と、電磁波を供給するための電磁波発生部と、を含み、セラミックスの形成領域に、活性種および電磁波の少なくとも一方を供給できる、セラミックスの製造装置。

【請求項 4 2】 請求項 4 1 において、

同じチャンバ内に、さらに、セラミックスの原材料の一部となる物質からなる

膜、またはセラミックス膜を成膜するための成膜装置を有する、セラミックスの製造装置。

【請求項 4 3】

セラミックスが形成される基体の配置部と、加熱部と、少なくともセラミックスの原材料の一部となる物質の活性種を供給するための活性種供給部と、電磁波を供給するための電磁波発生部と、を含み、セラミックスの形成領域に、活性種および電磁波の少なくとも一方を供給できる、結晶化装置と、

前記結晶化装置と別のチャンバからなる成膜装置と、を含む、セラミックスの製造装置。

【請求項 4 4】 請求項 4 3 において、

前記結晶化装置と前記成膜装置との間にロードロック装置を有する、セラミックスの製造装置。

【請求項 4 5】 請求項 4 1 ～ 4 4 のいずれかにおいて、

前記基体の配置部は、前記加熱部を構成する、セラミックスの製造装置。

【請求項 4 6】 請求項 4 1 ～ 4 5 のいずれかにおいて、

前記活性種供給部および前記電磁波発生部の少なくとも一方は、活性種および電磁波の少なくとも一方を前記基体に対して部分的に供給できる、セラミックスの製造装置。

【請求項 4 7】 請求項 4 6 において、

前記活性種および前記電磁波の少なくとも一方は、前記基体に対して相対的に移動する状態で供給される、セラミックスの製造装置。

【請求項 4 8】 請求項 4 3 において、

前記成膜装置は、塗布法、L S M C D 法、C V D 法またはスパッタ法によって成膜を実施する、セラミックスの製造装置。

【請求項 4 9】 請求項 4 8 において、

前記成膜装置は、L S M C D 法またはC V D 法によって成膜を実施する、セラミックスの製造装置。

【請求項 5 0】 請求項 1 ～ 4 0 に記載の製造方法によって形成された誘電体膜を含むキャパシタを有する、半導体装置。

【請求項 5 1】 請求項 1 ～ 4 0 に記載の製造方法によって形成された誘電体膜を含む圧電素子。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、酸化膜、窒化膜および強誘電体膜などのセラミックスの製造方法およびその製造装置、ならびに強誘電体膜を用いた半導体装置および圧電素子に関する。

【0 0 0 2】

【背景技術および発明が解決しようとする課題】

強誘電体材料である P Z T ( P b ( Z r , T i ) O <sub>3</sub> ) や S B T ( S r B i <sub>2</sub> T a <sub>2</sub> O <sub>9</sub> ) などを形成する場合には、高いプロセス温度を必要とする。たとえば、通常、P Z T の成膜においては 6 0 0 ～ 7 0 0 ℃、S B T の成膜においては 6 5 0 ～ 8 0 0 ℃ の温度を必要とする。これらの強誘電体の特性は、その結晶性に依存し、結晶性が高いほど一般的に優れた特性を有する。

【0 0 0 3】

強誘電体膜を含むキャパシタ（強誘電体キャパシタ）を備えた半導体装置、たとえば強誘電体メモリ装置においては、強誘電体の結晶性が各特性、たとえば残留分極特性、抗電界特性、ファティーグ特性およびインプリント特性などに顕著に影響を与える。そして、結晶性のよい強誘電体を得るためには、強誘電体が多元系でかつ複雑な構造を有するペロブスカイト結晶構造を有するため、原子が高いマイグレーションエネルギーを必要とする。その結果、強誘電体の結晶化には、高いプロセス温度を必要とする。

【0 0 0 4】

しかしながら、強誘電体膜のプロセス温度が高いと、強誘電体メモリ装置にダメージを与えやすい。すなわち、強誘電体は結晶化のために酸素雰囲気での高温処理が必要となる。その高温処理の際に、ポリシリコンや電極材料が酸化し絶縁層が形成されると、この絶縁層によって強誘電体キャパシタの特性が劣化し、さらに、熱により半導体側のトランジスタ特性が劣化する。また、P Z T あるいは

S B T の構成元素である P b , B i は拡散しやすく、これらの元素が半導体デバイス側に拡散することにより、その劣化を招く。これらの劣化は、強誘電体膜のプロセス温度が高いほど顕著であり、かつ高集積化された半導体装置（たとえば 1 M ビット以上の集積度の半導体装置）であるほど顕著となる。

#### 【 0 0 0 5 】

そのため、現状では、強誘電体キャパシタは、強誘電体膜のプロセス温度が高くても比較的影響の少ない集積度（たとえば 1 ～ 2 5 6 k ビット）の半導体装置に適用している。しかし、現在、D R A M , フラッシュメモリ等では、すでに 1 6 M ビットから G ビットの集積度が要求され、そのため、強誘電体メモリ装置の適用分野が限定されている。一方、強誘電体のプロセス温度を低くして、上述したような高温の酸素雰囲気によるデバイスの劣化を防止すると、強誘電体膜の結晶性が低下する。その結果、強誘電体キャパシタの残留分極特性が低下し、ファティグ特定、インプリント特性ならびにリテンション特性なども低下する。

#### 【 0 0 0 6 】

本発明の目的は、プロセス温度を低下させながら、結晶性などの特性が高いセラミックスを得ることができる製造方法、およびセラミックスの製造装置を提供することにある。

#### 【 0 0 0 7 】

本発明の他の目的は、本発明の方法によって得られたセラミックスを用いた半導体装置ならびに圧電素子を提供することにある。

#### 【 0 0 0 8 】

##### 【課題を解決するための手段】

##### （A）第 1 の製造方法

本発明に係る第 1 の製造方法は、少なくともセラミックスの原材料の一部となる物質の活性種と、電磁波とを、所定領域に供給しながら、セラミックス膜を形成する工程を含む。

#### 【 0 0 0 9 】

この製造方法によれば、前記活性種と前記電磁波とを膜に照射することにより、膜のマイグレーションエネルギーを相乗的に高めることができ、優れた膜質の

セラミックスを形成することができる。さらに、所定領域に電磁波を供給することにより、活性種のマイグレーションエネルギーの増大だけではなく、活性種の密度を増加することができる。その結果、活性種および電磁波を供給しない場合に比べて、低温のプロセス温度でセラミックスを形成できる。たとえば、強誘電体の形成においては、好ましくは600℃より低い温度、より好ましくは450℃以下のプロセス温度を適用できる。

#### 【0010】

以上の作用効果は、以下に述べる本発明でも同様である。

#### 【0011】

第1の製造方法においては、さらに、以下の態様がある。

#### 【0012】

(1) 少なくともセラミックスの原材料の一部となる物質の活性種と、電磁波と、さらにセラミックスの原材料の他の反応種を所定領域に供給することができる。この製造方法では、セラミックスの成膜と同時にその結晶化を行うことができる。

#### 【0013】

この製造方法では、図1に示すように、基体10上にセラミックス膜20を形成するために、膜の形成領域に、活性種100Aと、他の反応種300Aと、電磁波200Aとが供給される。そして、反応種300Aと活性種100Aとが反応することにより、セラミックス膜20が形成される。この際、電磁波200Aと活性種100Aは、反応種300Aと活性種100Aとの反応を活性化し、さらに膜中の原子のマイグレーションエネルギーを高める効果を有する。そして、活性種100A、電磁波200Aおよび反応種300Aは、得ようとするセラミックスの組成、結晶構造、セラミックス材料の使用目的、などによって選択される。

#### 【0014】

活性種100Aは、活性種供給部100によって生成され、反応種300Aは反応種供給部300を介して供給され、さらに電磁波200Aは電磁波発生部200によって供給される。

## 【 0 0 1 5 】

(2) 前記所定領域にセラミックスの原材料の一部となる物質からなる膜を形成することができる。この製造方法では、上記(1)の製造方法と同様に、セラミックスの成膜と同時にその結晶化を行うことができる。しかし、この製造方法では、セラミックスの原材料の一部の物質が成膜されている点で、上記(1)の製造方法と異なる。

## 【 0 0 1 6 】

この製造方法では、図2に示すように、基体10上にセラミックスの原材料の一部となる物質からなる膜20aが形成されている。そして、所定領域に活性種供給部100によって活性種100Aを、電磁波発生部200によって電磁波200Aを供給することにより、膜20aと活性種100Aとを反応させてセラミックス膜を形成する。この際、電磁波200Aと活性種100Aは、膜20aと活性種100Aとの反応を活性化し、さらに膜中の原子のマイグレーションエネルギーを高める効果を有する。

## 【 0 0 1 7 】

(3) 活性種と電磁波とを、第1のセラミックス膜に供給して、前記第1のセラミックスと結晶構造の異なる第2のセラミックス膜を形成する工程を含むことができる。この製造方法によれば、あらかじめ形成されたセラミックス膜の結晶化が行われる。

## 【 0 0 1 8 】

この製造方法においては、図2に示すように、基体10上の第1のセラミックス膜20cに、活性種供給部100によって活性種100Aを、電磁波発生部200によって電磁波200Aを供給することにより、第1のセラミックス膜20cでの原子のマイグレーションエネルギーが高まり、結晶性の高い第2のセラミックス膜を形成することができる。

## 【 0 0 1 9 】

前記第1のセラミックスは、アモルファス状態あるいは結晶性の低いセラミックスであることが好ましい。このような第1のセラミックス膜は、活性種100Aおよび電磁波200Aの照射により、膜での原子のマイグレーションエネルギー

ーが大きくなり、高い結晶性を有する第2のセラミックスとなる。

【0020】

以上述べた第1の製造方法での作用効果は、本発明に係る他の製造方法においても同様である。

【0021】

本発明においては、前記セラミックス膜あるいは第2のセラミックス膜は、厚さが5～30nmであることが望ましい。膜の厚さがこの範囲であることにより、前記電磁波および前記活性種による原子のマイグレーションエネルギーの増大効果が膜全体において得られる。膜の厚さが5nmより小さいと、膜の組成にばらつきを生じやすい。また、膜の厚さが30nmより大きいと、原子のマイグレーションエネルギーの増大効果が膜全体において得られにくい。

【0022】

(B) 第2の製造方法

本発明に係る第2の製造方法は、前述した第1の製造方法を適用して所定厚さのセラミックスの薄膜を形成する工程を、複数回繰り返して行うことにより、所定厚さのセラミックス膜を製造できる。このような製造方法としては、次のような態様がある。

【0023】

(1) 上記(A)(1)と同様に、少なくともセラミックスの原材料の一部となる物質の活性種および電磁波の少なくとも一方を、所定領域に供給しながら、所定厚さのセラミックス膜を形成する工程を、複数回繰り返して行い、所定厚さを有する膜を形成することができる。

【0024】

(2) 上記(A)(2)と同様に、前記所定領域にセラミックスの原材料の一部となる物質からなる膜を形成することができる。

【0025】

(3) 第1のセラミックス膜を形成する第1の工程と、上記(A)(3)と同様に、活性種および電磁波の少なくとも一方を前記第1のセラミックス膜に供給して、前記第1のセラミックス膜と結晶構造の異なる第2のセラミックス膜を形



成する第2の工程とを含み、前記第1および第2の工程を交互に行い、所定厚さを有する膜を形成することができる。

【0026】

この製造方法では、図3に示すように、成膜装置2000において、基体10上に第1のセラミックス膜20aが形成される。ついで、第1のセラミックス膜20aが成膜された基体10は、結晶化装置1000に移される。結晶化装置1000では、活性種供給部100から活性種100Aが、電磁波発生部200から電磁波200Aが、第1のセラミックス膜20aに供給され、第1のセラミックス膜20aは結晶化されて第2のセラミックス膜20となる。以上の成膜および結晶化工程が繰り返し行われる。

【0027】

この第2の製造方法においても、第1の製造方法と同様に、前記セラミックス膜あるいは第2のセラミックス膜の厚さは、5～30nmであることが望ましい。

【0028】

(C) 第3の製造方法

この製造方法においては、セラミックス膜の形成領域が基体に対して全面的でなく、部分的すなわち微少な領域で行われる。この製造方法においては、以下の態様がある。

【0029】

(1) セラミックス膜の形成領域が基体に対して部分的であって、

少なくともセラミックスの原材料の一部となる物質の活性種および電磁波の少なくとも一方を、所定領域に供給しながら、セラミックス膜を形成する工程を含むことができる。

【0030】

(2) 前述した(A)(2)と同様に、前記所定領域にセラミックスの原材料の一部となる物質からなる膜を形成することができる。

【0031】

(3) セラミックス膜の形成領域が基体に対して部分的であって、

活性種および電磁波の少なくとも一方を、第 1 のセラミックス膜に供給しながら、前記第 1 のセラミックスと結晶構造の異なる第 2 のセラミックス膜を形成する工程を含むことができる。

【 0 0 3 2 】

(4) セラミックス膜を基体に対して部分的に形成する方法として、以下の方法が好ましい。すなわち、前記基体の表面に、成膜されるセラミックスに対して親和性を有する膜形成部と、成膜されるセラミックスに対して親和性を有しない非膜形成部とを形成し、自己整合的に前記膜形成部にセラミックス膜を形成する工程を含むことができる。

【 0 0 3 3 】

(D) 本発明に係る製造方法の他の態様

本発明の製造方法は、以下の態様をとりうる。

【 0 0 3 4 】

(1) 前記セラミックスの原材料の一部となる物質の活性種は、酸素または窒素を含む物質を活性化させて得られるラジカルまたはイオンである。すなわち、活性種としては、酸化物の場合には酸素のラジカル、イオンまたはオゾン、窒化物の場合には窒素のラジカルやイオンを用いることができる。ラジカルあるいはイオンの発生方法としては、公知の方法、たとえば、RF（高周波）、マイクロ波、ECR（電子サイクロトン共鳴）、オゾナー、等を用いた活性種生成方法を例示できる。

【 0 0 3 5 】

前記電磁波は、セラミックスの組成、反応種、活性種などによって選択される。電磁波は、エキシマレーザ、ハロゲンランプ、ヤングレーザ（高調波）などの発生源を用いることができる。また、電磁波として、酸素または窒素を解離できるものを選択すれば、活性種の濃度を高めることができる。

【 0 0 3 6 】

(2) 前記活性種に加えて、さらに、不活性ガス（キセノン、アルゴン）を活性化させて得られるラジカルまたはイオンを所定領域に供給することができる。たとえば、キセノンを用いると、マイクロ波を用いた酸素の活性種（酸素ラジカ

ル)の生成において、その濃度が増加する。

【 0 0 3 7 】

(E) 本発明に係る製造装置

本発明の製造装置としては、以下の態様をとりうる。

【 0 0 3 8 】

(1) セラミックスが形成される基体の配置部と、加熱部と、少なくともセラミックスの原材料の一部となる物質の活性種を供給するための活性種供給部と、電磁波を供給するための電磁波発生部と、を含み、セラミックスの形成領域に、活性種および電磁波の少なくとも一方を供給できる。

【 0 0 3 9 】

(2) 上記(1)の製造装置において、同じチャンバ内に、さらに、セラミックスの原材料の一部となる物質からなる膜、またはセラミックス膜を成膜するための成膜装置を有することができる。

【 0 0 4 0 】

(3) セラミックスが形成される基体の配置部と、加熱部と、少なくともセラミックスの原材料の一部となる物質の活性種を供給するための活性種供給部と、電磁波を供給するための電磁波発生部と、を含み、セラミックスの形成領域に、活性種および電磁波の少なくとも一方を供給できる、結晶化装置と、

前記結晶化装置と別のチャンバからなる成膜装置と、を含むことができる。

【 0 0 4 1 】

(4) 上記(3)の製造装置において、前記結晶化装置と前記成膜装置との間にロードロック装置を有することができる。

【 0 0 4 2 】

(5) 上記(1)～(4)の製造装置において、前記基体の配置部は、前記加熱部を構成することができる。

【 0 0 4 3 】

(6) 上記(1)～(5)の製造装置において、前記活性種供給部および前記電磁波発生部の少なくとも一方は、活性種および電磁波の少なくとも一方を前記基体に対して部分的に供給できる。

【 0 0 4 4 】

(7) 上記 (1) ～ (6) の製造装置において、前記活性種および前記電磁波の少なくとも一方は、前記基体に対して相対的に移動する状態で供給できる。

【 0 0 4 5 】

(8) 上記 (3) の製造装置において、前記成膜装置は、塗布法、L S M C D 法、C V D 法またはスパッタ法によって成膜を実施することができる。

【 0 0 4 6 】

(9) 上記 (2) の製造装置において、前記成膜装置は、L S M C D 法またはC V D 法によって成膜を実施することができる。

【 0 0 4 7 】

(F) 本発明に係る製造方法によって得られたセラミックスは、各種の用途に利用される。以下に、代表的な用途の装置を挙げる。

【 0 0 4 8 】

(1) 本発明の製造方法によって形成された誘電体膜を含むキャパシタを有する、半導体装置。このような半導体装置としては、誘電体膜として本発明の製造方法によって得られた常誘電体を用いたD R A M、強誘電体メモリ ( F e R A M ) 装置がある。

【 0 0 4 9 】

(2) 本発明の製造方法によって形成された誘電体膜を含む圧電素子。

【 0 0 5 0 】

【発明の実施の形態】

〔第 1 の実施の形態〕

図 4 は、本実施の形態に係るセラミックスの製造方法およびその製造装置を模式的に示す図である。図 4 に示す製造装置は、成膜装置 2 0 0 0 と、結晶化装置 1 0 0 0 と、ロードロック装置 3 0 0 0 とを有する。そして、被処理体 3 0 は、ロードロック装置 3 0 0 0 を介して、成膜装置 2 0 0 0 と結晶化装置 1 0 0 0 との間を往復移動可能に配置されている。

【 0 0 5 1 】

成膜装置 2 0 0 0 は、基体 1 0 上に第 1 のセラミックス膜 2 0 a が形成される

装置であれば特に制限されない。本実施の形態においてはL S M C D (L i q u i d S o u r c e M i s t e d D e p o s i t i o n) が可能なL S M C D 装置を用いている。成膜装置2000は、有機金属などのセラミックス材料が収容される原料タンク410と、原料をミスト化するミスト化部420と、キャリアガスを供給するガス供給部430と、ミスト化された原材料およびガスを載置部(配置部)40上に載置された基体10上の所定領域に供給するための原料供給部450とを有する。原料供給部450の先端にはメッシュ460が設けられている。また、基体10と原料供給部450との間には必要に応じて、形成される第1のセラミックス膜20aを所定パターンにするためのマスク470が配置されている。載置部40は、基体10を所定温度に加熱するための加熱部を有する。

#### 【0052】

この成膜装置2000によれば、以下の手順で第1のセラミックス膜20aが形成される。

#### 【0053】

まず原料タンク410からミスト化部420に供給された原料は、たとえば超音波によって、0.1~0.2 $\mu$ mの径を有するミストとなる。ミスト化部420で形成されたミストと、ガス供給部430から供給されたガスとは、原料供給部450に送られる。そして、原料供給部450から基体10に向けて原料種300Aが供給され、基体10上にアモルファス状態の第1のセラミックス膜20aが形成される。

#### 【0054】

原料に有機金属を用いる場合には、アモルファス状態の第1のセラミックス膜20aは、基体10を加熱して有機金属錯体を分解(いわゆる脱脂)させることで得られる。なお、この脱脂は、別室でRTAやファーンズを用いておこなってもよい。

#### 【0055】

L S M C D 法を用いて形成された第1のセラミックス膜20aは、膜内に微細で適度な分布の空乏を有するため、原子がマイグレーションしやすい状態を有す

る点で結晶化に有利である。また、第1のセラミックス膜20aは、次の結晶化工程において結晶化を効果的に行うために、たとえば5～30nmの厚さで形成されることが好ましい。第1のセラミックス膜20aの厚さがこの範囲にあることにより、前述したように、結晶化処理によって、組成のばらつきがなく、結晶のグレインサイズを小さくすることができ、高い結晶性を有するセラミックスを得ることができる。

## 【0056】

結晶化装置1000は、活性種供給部100と、電磁波発生部200とを有する。活性種供給部100で形成された活性種100Aは、供給路110を介して基体10の所定領域に供給される。また、電磁波発生部200によって発生した電磁波200Aも、活性種100Aが供給される領域に照射される。活性種供給部100および電磁波発生部200の配置は、活性種100Aおよび電磁波200Aの供給を妨げないように、適宜設定される。

## 【0057】

結晶化装置1000においては、成膜装置2000で形成されたアモルファス状態の第1のセラミックス膜20aに活性種100Aと電磁波200Aとが照射されることにより、第1のセラミックス膜20aでの原子のマイグレーションエネルギーが増大する。その結果、比較的低温で、具体的には600℃より低い温度、より好ましくは450℃以下の温度で、結晶化が行われ、高い結晶性を有する第2のセラミックス膜20bが形成される。

## 【0058】

成膜装置2000での第1のセラミックス膜20aの形成、および結晶化装置1000での結晶性セラミックス膜20cの形成は、所定の厚さのセラミックス膜を得るために、複数回繰り返して行うことができる。

## 【0059】

特に、SBTを成膜する際には、SBTが層状ペロブスカイトのため、結晶方位により成長速度が異なり、その結果、多結晶では好ましくない溝や孔ができやすい。しかし、本実施の形態のように薄膜を繰り返して積層することにより、前述した溝や孔を埋めた状態で、均質な膜を得ることができる。

## 【 0 0 6 0 】

本実施の形態によれば、成膜装置 2 0 0 0 において、L S M C D 法を用いることにより、微細で適度な空乏を有することにより原子がマイグレーションしやすい状態の第 1 のセラミックス膜 2 0 a を得ることができる。そして、結晶化装置 1 0 0 0 において、第 1 のセラミックス膜 2 0 a に、活性種 1 0 0 A と電磁波 2 0 0 A とを照射することにより、原子に大きなマイグレーションエネルギーを付与でき、その結果、従来の装置に比べて低温で良好な結晶化を行うことができる。

## 【 0 0 6 1 】

## 〔第 2 の実施の形態〕

図 5 は、本実施の形態に係る成膜装置 4 0 0 0 を模式的に示す図である。成膜装置 4 0 0 0 は、成膜と、膜の結晶化とを同時に行うことができる装置の例である。本実施の形態では、成膜は M O C V D 法によって行われ、これに本発明の結晶化方法が組み合わされている。

## 【 0 0 6 2 】

成膜装置 4 0 0 0 は、原料を供給するシステムとして、原料タンク 5 1 0、ミスト化部 5 2 0、加熱器 5 4 0 および原料供給部 5 5 0 を有する。原料タンク 5 1 0 およびミスト化部 5 2 0 は、第 1 の実施の形態で説明した原料タンク 4 1 0 およびミスト化部 4 2 0 と同様であるため、説明を省略する。加熱器 5 4 0 は、ミスト化された原材料を加熱して気化させるものである。そして、原料供給部 5 5 0 からは、基体 1 0 の所定領域に反応種 3 0 0 A が供給される。

## 【 0 0 6 3 】

載置台 4 0 の上方には、反応種 3 0 0 A の供給を妨げない位置に、活性種供給部 1 0 0 と、電磁波発生部 2 0 0 とが配置されている。そして、活性種供給部 1 0 0 からは基体 1 0 の所定領域に活性種 1 0 0 A が、一方電磁波発生部 2 0 0 からは電磁波 2 0 0 A が照射される。

## 【 0 0 6 4 】

電磁波の波長は、P Z T、S B T などの酸化物を形成する場合、1 9 3 ~ 3 0 0 n m が好ましい。この波長の電磁波を用いると、酸化物での原子のマイグレー

ションが高まる。また、電磁波として193nmのArFを用いると、酸素を解離し、活性種の濃度を高めることができる。

## 【0065】

本実施の形態に係る成膜装置4000によれば、MOCVD法によってセラミックス膜を成膜すると同時に、活性種100Aおよび電磁波200Aによって膜の結晶化が行われ、セラミックス膜20が形成される。そして、成膜装置4000において、成膜と同時に、セラミックス膜に活性種100Aと電磁波200Aとを照射することにより、原子に大きなマイグレーションエネルギーを付与でき、その結果、従来の装置に比べて低温で良好な結晶化を行うことができる。

## 【0066】

## 〔第3の実施の形態〕

図6は、活性種100Aおよび電磁波200Aの供給方法の例を示す図である。本実施の形態においては、活性種100Aおよび電磁波200Aの少なくとも一方、好ましくは両者または少なくとも電磁波200Aは、被処理体30のセラミックス形成領域に部分的に供給される。

## 【0067】

具体的には、活性種100Aおよび電磁波200Aは、図6に示すように、ライン状の領域30aあるいはスポット状の領域30bに供給される。そして、活性種100Aおよび電磁波200Aが供給される領域30a、30bは、被処理体30に対して相対的に移動できるように設定される。領域30a、30bを被処理体30に対して相対的に移動させるには、被処理体30を移動させる方法、領域30a、30bを移動させる方法、両者を移動させる方法のいずれでもよい。また、領域30a、30bを被処理体30に対して相対的に移動させるには、活性種100Aおよび電磁波200Aがライン状に供給される場合には、両者の少なくとも一方はライン状の領域と直交する方向（たとえば図6のX方向）に移動され、活性種100Aおよび電磁波200Aがスポット状に供給される場合には、両者の少なくとも一方は一方向（たとえば図6のX方向またはY方向）に移動される。

## 【0068】



活性種 1 0 0 A および電磁波 2 0 0 A の少なくとも一方が供給される領域 3 0 a、3 0 b が部分的であることにより、全面に供給される場合に比べて、被処理体 3 0 の温度上昇を抑えながら、活性種 1 0 0 A のエネルギーおよび電磁波 2 0 0 A の強度を大きくすることができる。

## 【 0 0 6 9 】

電磁波 2 0 0 A の強度を大きくすると、被処理体 3 0 の温度が高くなるので、被処理体 3 0 の種類によっては熱によるダメージを受けることがある。たとえば、被処理体 3 0 の基体に半導体装置が形成されている場合には、酸化膜が形成されたり、不純物の拡散により M O S 素子がダメージを受け、半導体装置の劣化を招くことが考えられる。しかし、本実施の形態によれば、領域 3 0 a、3 0 b を部分的にすることで、電磁波の照射による被処理体の温度上昇を抑えることができる。

## 【 0 0 7 0 】

電磁波 2 0 0 A の強度および活性種 1 0 0 A のエネルギーは、上記のような被処理体の温度上昇、セラミックスの組成、などを考慮して設定される。

## 【 0 0 7 1 】

## 〔第 4 の実施の形態〕

図 7 (A) および (B) は、本発明の成膜方法の変形例を示す。図 7 (A) は、基体 1 0 の平面を示し、図 7 (B) は、図 7 (A) の A - A 線に沿った断面を示す。

## 【 0 0 7 2 】

本実施の形態においては、セラミックスを基体 1 0 上に部分的に成膜する例を示している。このようにセラミックスを成膜する領域を部分的にすることで、全面的にセラミックスを形成する場合に比べて加熱を必要とする部分の容量が相対的に小さくなるため、加熱処理に要するエネルギーを少なくすることができる。その結果、加熱プロセスの温度を相対的に下げることができる。したがって、この実施の形態によれば、活性種および電磁波の供給によるプロセス温度の低下に加えて、さらにプロセス温度の低下を達成できる。

## 【 0 0 7 3 】

本実施の形態においては、基体 1 0 は、第 1 の基体 1 2 と、第 1 の基体 1 2 上に形成された、膜形成部 1 4 および非膜形成部 1 6 とを有する。

【 0 0 7 4 】

膜形成部 1 4 は、基体 1 0 上に形成されるセラミックスと化学的または物理的に親和性の高い材料、たとえばセラミックスの原料または反応種に対して濡れ性がよい材料で構成される。これに対し、非膜形成部 1 6 は、成膜されるセラミックスと化学的または物理的に親和性が悪く、たとえばセラミックスの原料または反応種に対して濡れ性が小さい材料で形成される。このように基体 1 0 の表面を構成することにより、セラミックス膜を形成したい領域に膜形成部 1 4 を配置することにより、所定パターンのセラミックス膜 2 0 が形成される。

【 0 0 7 5 】

たとえば、セラミックス膜として強誘電体膜を形成する場合には、膜形成部 1 4 の材料として酸化イリジウムを用い、非膜形成部 1 6 の材料としてフッ素系化合物を用いることができる。

【 0 0 7 6 】

本実施の形態に係るセラミックスの製造方法は、強誘電体をはじめとする各種セラミックスに適用することができるが、特に層状ペロブスカイトに好適に用いることができる。層状ペロブスカイトは、C 軸に対して直角方向において、酸素特にラジカル（原子状酸素）が拡散しやすいため、結晶化のための加熱プロセスにおいてセラミックス膜 2 0 の側面からのラジカルのマイグレーションが容易に行われる。その結果、ペロブスカイトの酸素欠損が少なくなり、分極特性が向上し、ファテグ特性、インプリント特性などの劣化が抑制される。

【 0 0 7 7 】

〔第 5 の実施の形態〕

図 8 は、本発明に係る製造方法によって得られた強誘電体を用いた半導体装置（強誘電体メモリ装置 5 0 0 0）の例を示す。

【 0 0 7 8 】

強誘電体メモリ装置 5 0 0 0 は、CMOS 領域 R 1 と、この CMOS 領域 R 1 上に形成されたキャパシタ領域 R 2 と、を有する。CMOS 領域 R 1 は、公知の

構成を有する。すなわち、CMOS領域R1は、半導体基板1と、この半導体基板1に形成された素子分離領域2およびMOSトランジスタ3と、層間絶縁層4とを有する。キャパシタ領域R2は、下部電極5、強誘電体膜6および上部電極7から構成されるキャパシタC100と、下部電極5と接続された配線層8aと、上部電極7と接続された配線層8bと、絶縁層9とを、有する。そして、MOSトランジスタ3の不純物拡散層3aと、キャパシタC100を構成する下部電極5とは、ポリシリコンまたはタンゲステンプラグからなるコンタクト層11によって接続されている。

#### 【0079】

本実施の形態に係る強誘電体メモリ装置5000においては、キャパシタC100を構成する強誘電体(PZT、SBT)膜6は、通常の強誘電体より低い温度、たとえばPZTの場合には500℃以下、SBTの場合には600℃より低い温度で形成できる。したがって、CMOS領域R1に対して熱によるダメージの発生を抑制できるので、キャパシタC100は、高集積度の強誘電体メモリ装置に適用できる。また、強誘電体(PZT、SBT)膜6は、通常の強誘電体より低い温度で形成できることから、CMOS領域R1の配線層(図示せず)およびキャパシタC100を構成する電極部5, 7の材料としてイリジウムや白金などの高価な材料を用いなくとも、配線あるいは電極部の劣化がない。そのため、これらの配線層および電極部の材料として、安価なアルミニウム合金を用いることができ、コストの低減を図ることができる。

#### 【0080】

さらに、CMOSなどの半導体装置においては、強誘電体(PZT、SBT)による汚染を防ぐために、通常、半導体プロセスとキャパシタプロセスとを隔離することが行われている。しかし、本発明の製造方法によれば、強誘電体のプロセス温度を低くできるので、通常の半導体プロセスの最終工程である多層配線工程後に、連続してキャパシタの形成ができる。そのため、隔離するプロセスを少なくでき、プロセスの簡易化を図ることができる。さらに、本発明の製造方法は、半導体プロセスとキャパシタプロセスとの隔離を必要としないので、ロジック、アナログなどが混載された半導体装置の製造に有利である。

【 0 0 8 1 】

本発明の製造方法によって形成される誘電体は、上記強誘電体メモリ装置に限定されず、各種半導体装置、たとえばDRAMではBSTのような高誘電率の常誘電体を用いることにより、キャパシタの大容量化を図ることができる。

【 0 0 8 2 】

また、本発明の製造方法によって形成される誘電体は、他の用途、たとえば、アクチュエータに用いる圧電素子の圧電体などに適用できる。

【 0 0 8 3 】

さらに、本発明の製造方法によって形成される窒化物（窒化シリコン、窒化チタン）は、たとえば、半導体装置のパッシベーション膜、ローカルインターコネクタ膜などに適用できる。

【図面の簡単な説明】

【図 1】

本発明の製造方法の一例を模式的に示す図である。

【図 2】

本発明の製造方法の一例を模式的に示す図である。

【図 3】

本発明の製造方法の一例を模式的に示す図である。

【図 4】

本発明の製造方法および製造装置に係る第 1 の実施の形態を模式的に示す図である。

【図 5】

本発明の製造方法および製造装置に係る第 2 の実施の形態を模式的に示す図である。

【図 6】

本発明の製造方法および製造装置に係る第 3 の実施の形態を模式的に示す図である。

【図 7】

本発明の製造方法および製造装置に係る第 4 の実施の形態を模式的に示す図で

ある。

【図 8】

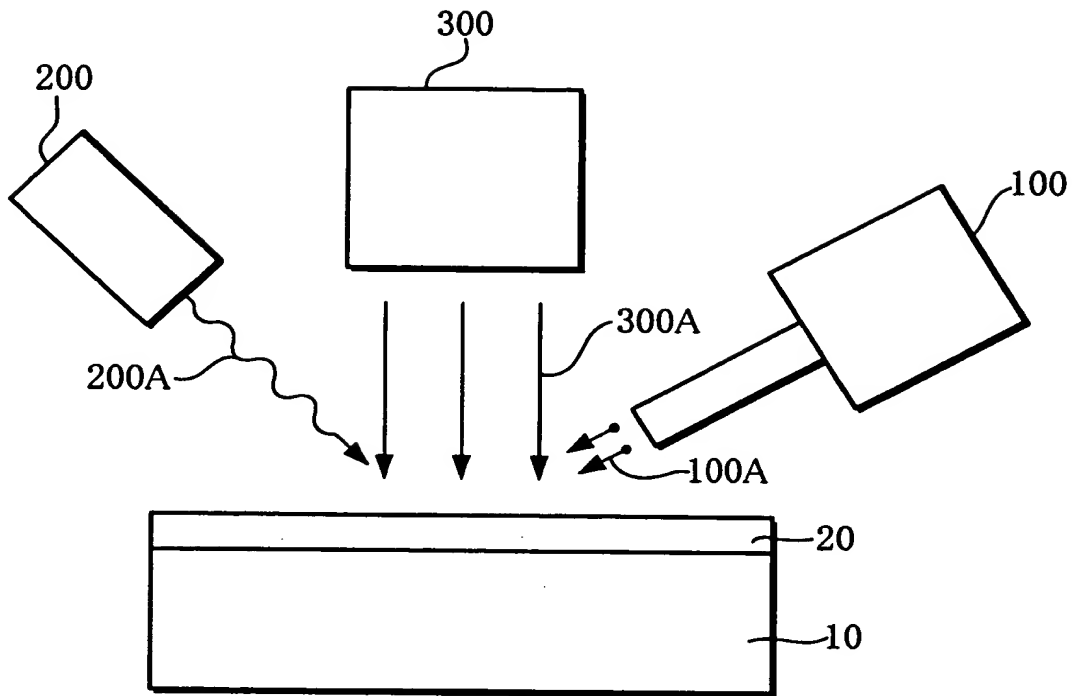
本発明の第 5 の実施の形態に係る半導体装置を模式的に示す図である。

【符号の説明】

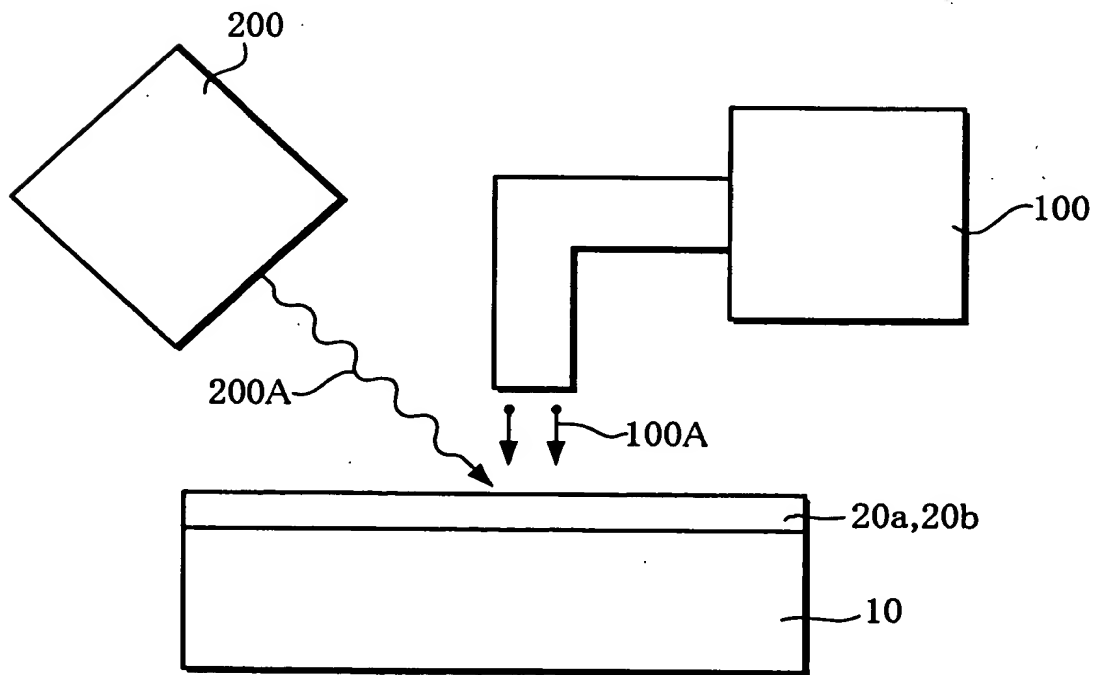
- 1 0 基体
- 1 2 第 1 の基体
- 1 4 膜形成部
- 1 6 非膜形成部
- 2 0 セラミックス膜
- 1 0 0 活性種供給部
- 1 0 0 A 活性種
- 2 0 0 電磁波発生部
- 2 0 0 A 電磁波
- 1 0 0 0 結晶化装置
- 2 0 0 0, 4 0 0 0 成膜装置
- 5 0 0 0 強誘電体メモリ装置
- 1 半導体基板
- 3 MOSトランジスタ
- 5 下部電極
- 6 強誘電体膜
- 7 上部電極
- C 1 0 0 キャパシタ
- R 1 CMOS領域
- R 2 キャパシタ領域

【書類名】 図面

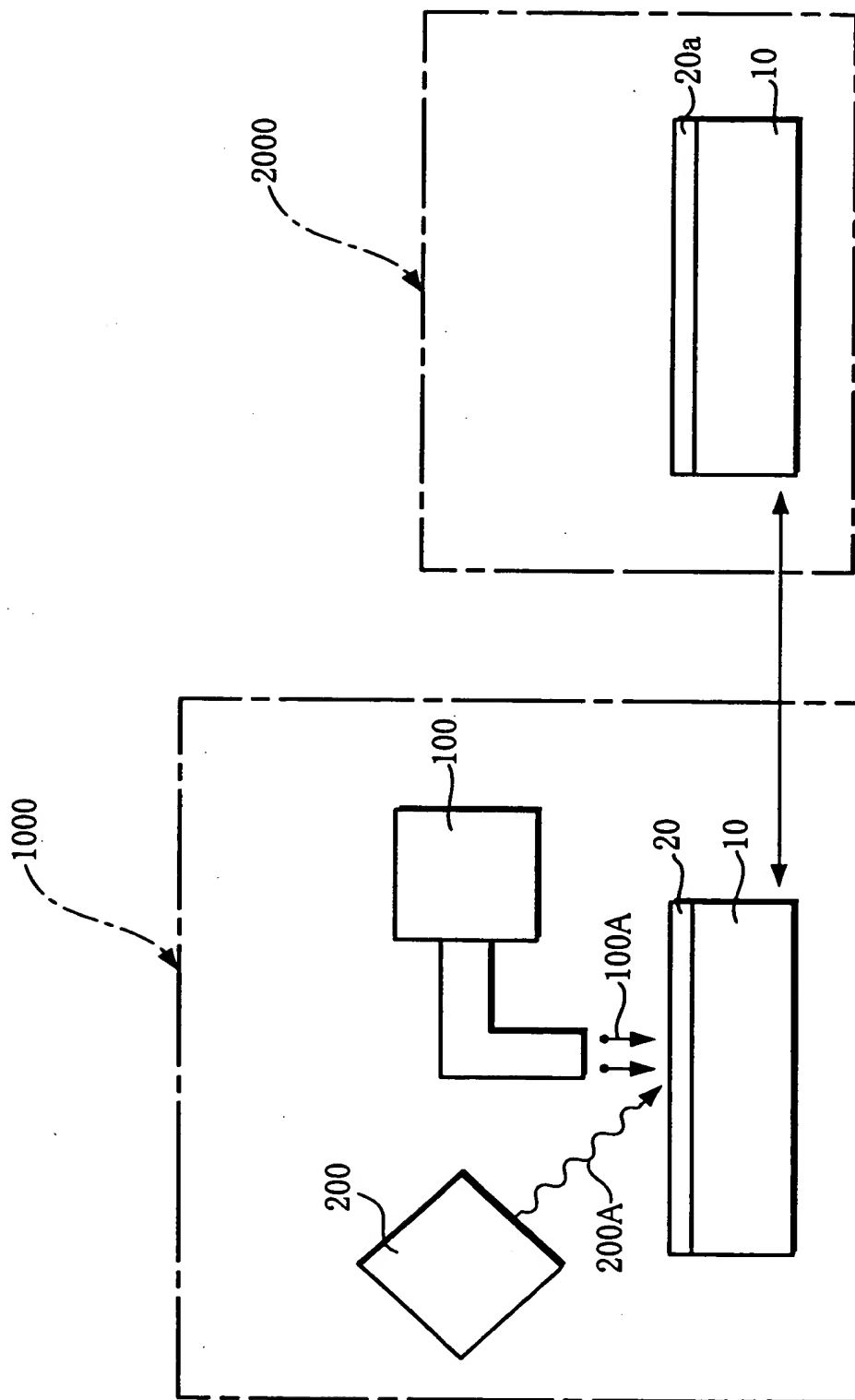
【図 1】



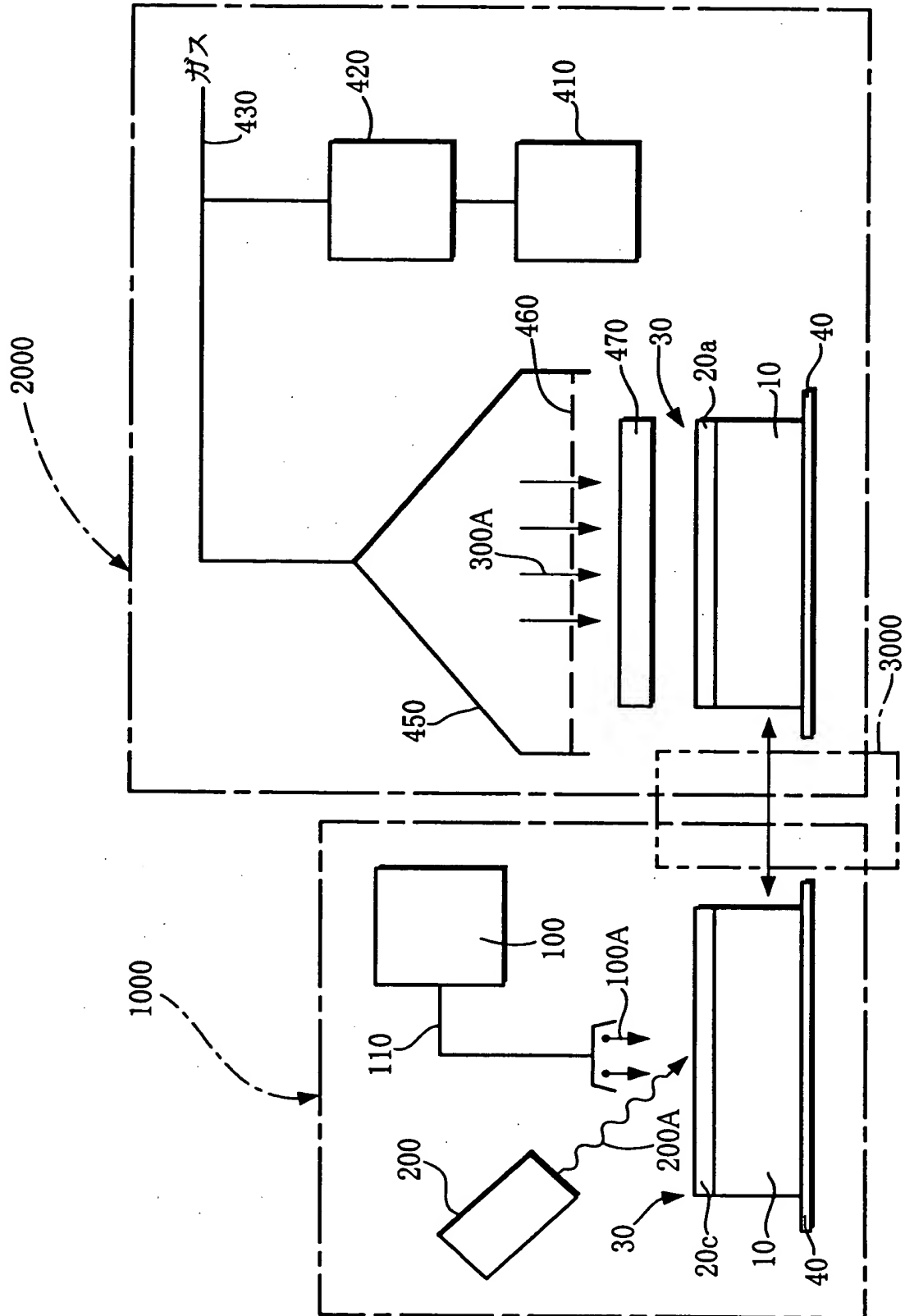
【図 2】



【図 3】

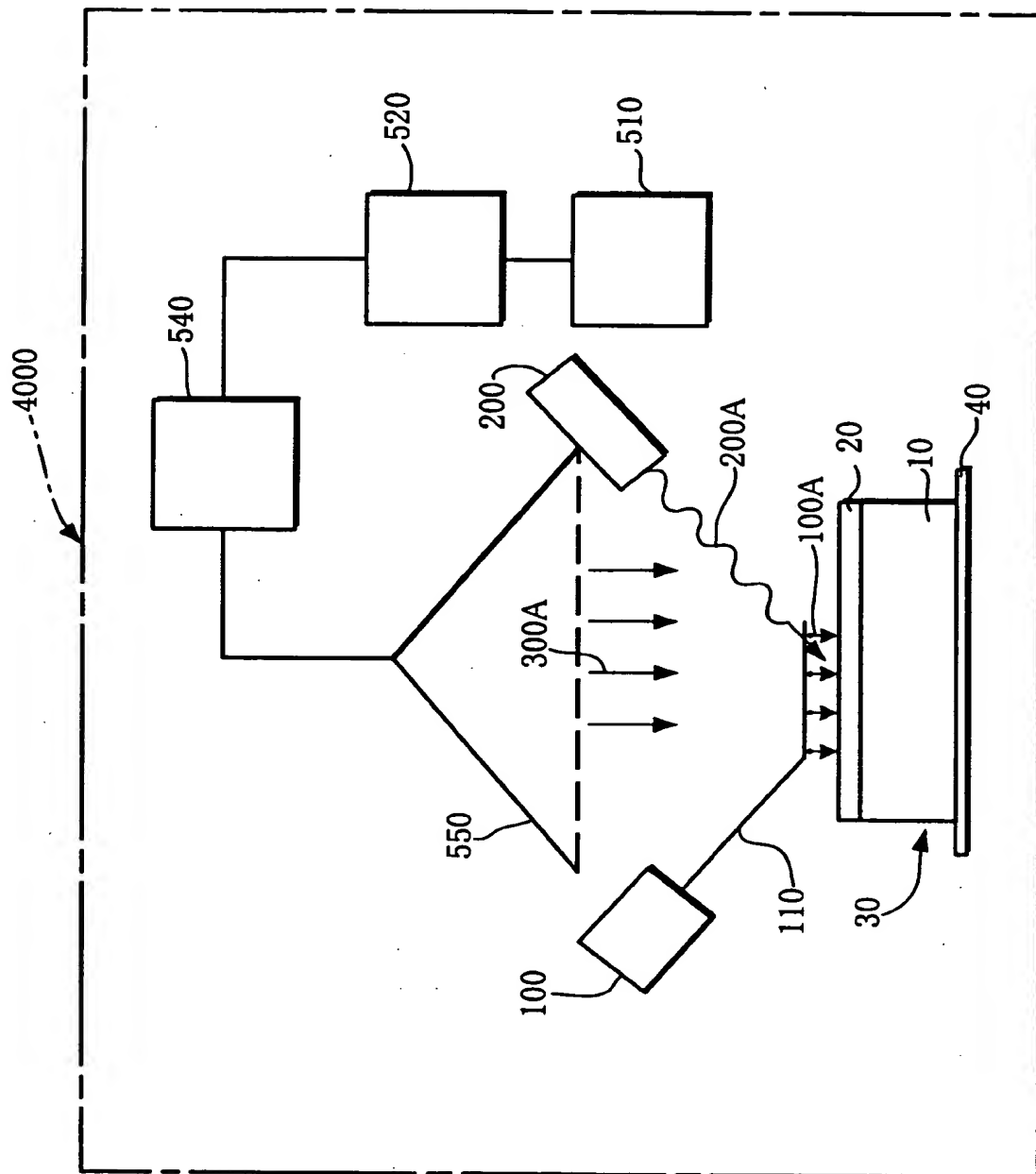


【図 4】

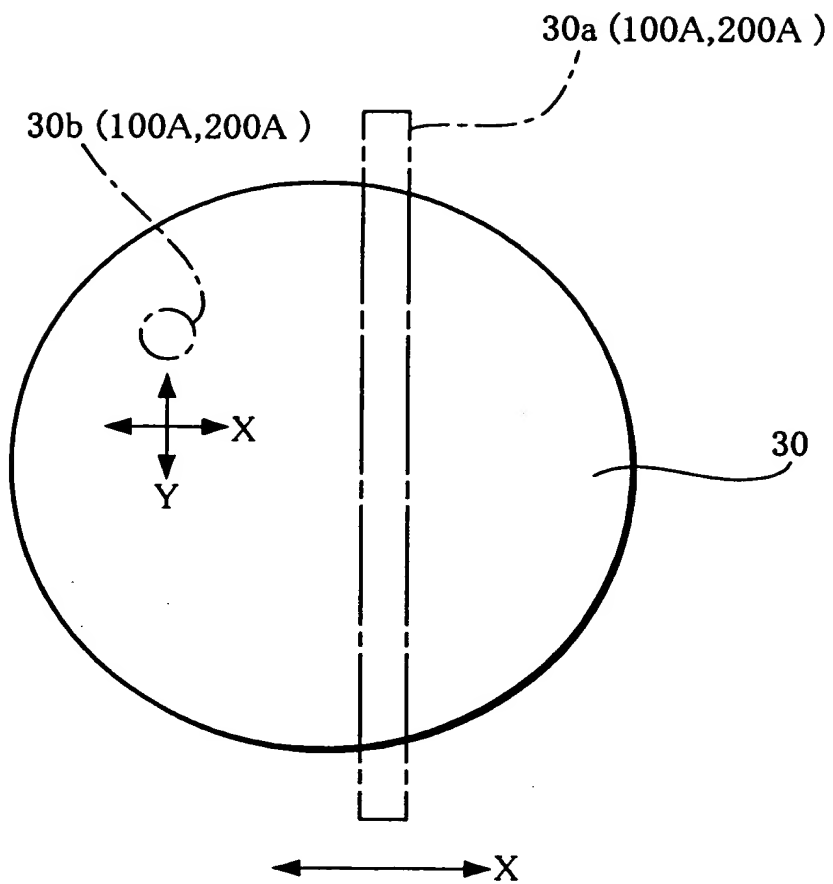




【図 5】

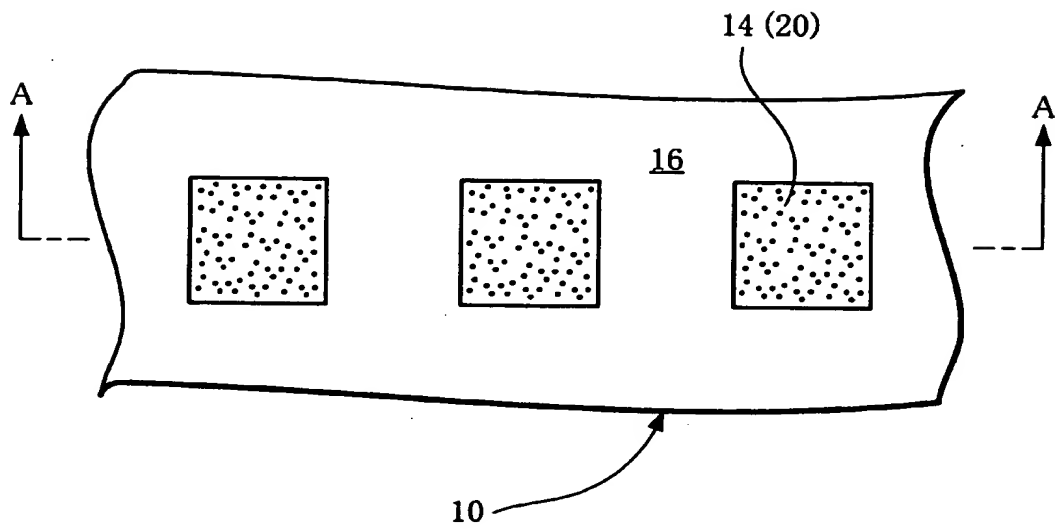


【図 6】

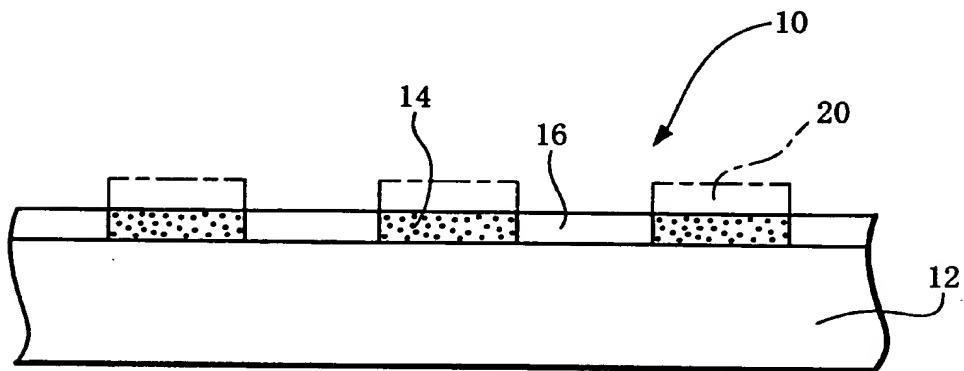


【図 7】

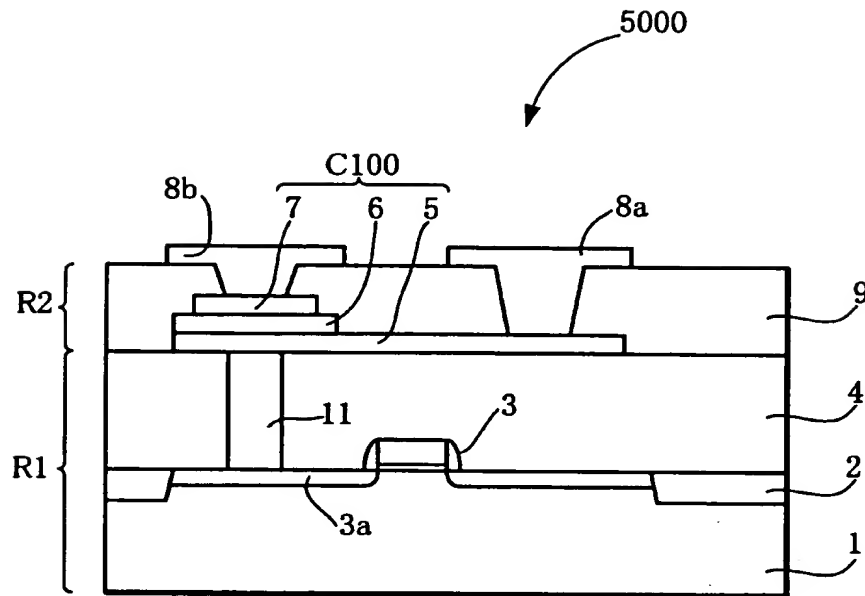
(A)



(B)



【図 8】



【書類名】 要約書

【要約】

【課題】 プロセス温度を低下させながら、結晶性などの特性が高いセラミックスを得ることができる製造方法、およびセラミックスの製造装置を提供する。

【解決手段】 セラミックスの製造方法は、少なくともセラミックスの原材料の一部となる物質の活性種 1 0 0 A と、電磁波 2 0 0 A とを、所定領域に供給しながら、セラミックス膜を形成する工程を含む。前記所定領域に、セラミックスの原材料の一部となる物質からなる膜が形成されていてもよい。さらに、活性種 1 0 0 A と電磁波 2 0 0 A とを、第 1 のセラミックス膜 2 0 a に供給して、第 1 のセラミックス膜 2 0 a と結晶構造の異なる第 2 のセラミックス膜を形成する工程を含む。

【選択図】 図 2

出 願 人 履 歴 情 報

識別番号 [000002369]

1. 変更年月日 1990年 8月20日  
[変更理由] 新規登録  
住 所 東京都新宿区西新宿2丁目4番1号  
氏 名 セイコーエプソン株式会社